院所	系 組	電機與資	訊學院	半導體工程	系碩士班
招生	分組	不分組			
一般生名額		7			
研究	半導體磊晶技術、半導體光電元件、奈米生醫感測元件、半導體製程技金氧半元件製程與分析、化合物半導體、奈米金屬氧化物合成、太陽; 池、半導體材料電性光性化性量測與分析、光電材料與元件製造技術 導體元件模擬、半導體元件物理、真空鍍膜技術、薄膜工程、感測器元 高功率脈衝濺鍍技術、光檢測器、薄膜電池、混合訊號積體電路設計 源管理積體電路設計、射頻電子電路、毫米波積體電路、微機電元件設 電能轉換電路設計、次世代通訊、船舶通訊系統、微處理機/嵌入式系				
考科	時間	考試科目	配	分率(%)	同分參酌順序
考科一	-	【書面資料】		50%	2
考科二	網路 公告	【面試】		50%	1
成績計算		總成績=考科一書面資料成績×50%+考科二面試成績×50%(評分至小數點第二位)			
書面資料審查上傳文件項目		1.自傳。 2.碩士學習及生涯規劃書乙份。 3.證明自己能力或成就之各項資料。 4.畢業證書(應屆畢業生交學生證)。 5.歷年成績單及學業成績名次排名證明正本(成績單須加蓋學校章戳)。 6.非單一著作、成果、競賽、獲獎貢獻百分比證明。			
備註		1.本系不招收入學大學同等學力第 7 條「專業領域表現具卓越成就者」。 2.訂於 114 年 3 月 8 日(六)辦理面試,報名時限填高雄考區。 3.畢業門檻:需發表研討會論文或期刊論文或專利一篇。 4.上課地點:楠梓校區。			
系所聯絡方式		07-3617141 轉 23352 劉小姐。			