

院 所 別	電機與資訊學院 電子工程系博士班
招生分組	辛組（智能晶片與系統組）
身分別	一般生
招生名額	1
研究領域	高頻微波電路與元件、智慧型計算與應用、資電整合系統、製造系統資訊整合、智慧型機器人系統、控制晶片實現與應用、光機電系統整合、控制理論、伺服系統、虛擬實境、類比 IC 設計與應用、數位 IC 設計與應用、綠色能源電路設計、人工智慧與物聯網系統。
甄試項目	內容
書面資料審查 (50%)	<ol style="list-style-type: none"> 1.大學部及碩士班歷年成績單正本各一份（應屆畢業生可免繳最後一學期成績單）。 2.研究計畫書（格式不拘）。 3.其他足資證明自己專業能力或工作成就之各項資料影本，例如： <ol style="list-style-type: none"> (1)獲獎紀錄。 (2)職業證照或專業資格證書。 (3)學位論文著作、專書或技術報告等。 *免附推薦函
面 試 (50%)	<ol style="list-style-type: none"> 1.訂於 114 年 5 月 3 日（六）辦理面試，另行公告時程。 2.符合報考資格考生均可參加面試。
成績計算	<ol style="list-style-type: none"> 1.總成績＝書面資料審查成績×50%+面試成績×50% 2.各項成績採百分制計算至小數第 2 位（第 3 位以下四捨五入）
同分參酌順序	<ol style="list-style-type: none"> 1.面試成績 2.書面資料審查成績
備 註	<ol style="list-style-type: none"> 1.上課地點：第一校區。 2.本分組招生係為教學需要，不列入學籍資料記載。 3.上課時間以週一至週五日間為原則，亦可修讀夜間或星期六、星期日課程。
聯絡方式	聯絡人：施先生 電話：07-6011000 轉 32521